

SERIE 74LS

| CÓDIGO | DESCRIPCIÓN |
|----------|--|
| 7400 | 74LS00 Quad NAND Gate de 2 entradas |
| 7402 | 74LS02 Puerta cuádruple NOR de 2 entradas |
| 7403 | 74LS03 Quad Puerta NAND de 2 entradas |
| 7404 | 74LS04 Inversor hexagonal |
| 7405 | 74LS05 Inversor hexagonal (colector abierto) |
| 7406 | 74LS06 Buffer / controlador de inversor hexagonal (colector abierto) |
| 7407 | 74LS07 Hex Buffer / Driver (Colector abierto) |
| 7408 | 74LS08 Quad de 2 entradas y puerta |
| 7409 | 74LS09 Quad de 2 entradas y puerta (colector abierto) |
| 7410 | 74LS10 Triple puerta NAND de 3 entradas |
| 7411 | 74LS11 Triple 3 entradas Y compuerta |
| 7412 | 74LS12 Nand de 3 entradas |
| 7413 | 74LS13 Dual Nand Triger |
| 7414 | 74LS14 Disparador Schmitt de inversor hexagonal |
| 7415 | 74LS15 Triple 3 Input And |
| 7421 | 74LS21 Doble puerta de 4 entradas Y |
| 7432 | 74LS32 Puerta cuádruple de 2 entradas O |
| 7437 | 74LS37 Buffer NAND Quad de 2 entradas |
| 7438 | 74LS38 Buffer NAND Quad de 2 entradas (colector abierto) |
| 7442 | 74LS42 BCD a decodificador decimal |
| 7442 | 74LS47 BCD a decodificador / controlador de 7 segmentos (colector abierto) |
| 7448 | 74LS48 BCD a decodificador / controlador de 7 segmentos |
| 7450 | 74LS50 Circuito Integrado. |
| 7451 | 74LS51 Puerta de inversor dual de 2 entradas y 2 entradas anchas Y / O |
| 7454 | 74LS54 Quad de 2 entradas y / o puerta del inversor |
| 7473 | 74LS73 Dual JK Flip-Flop with Clear |
| 7474 | 74LS74 Dual D-Type Flip-Flop |
| 7475 | 74LS75 Pestillo biestable de 4 bits |
| 7475 Dos | 74LS75 Pestillo biestable de 4 bits |
| 7476 | 74LS76 Dual JK Flip-Flop with Preset and Clear |
| 7483 | 74LS83 Sumador binario completo de 4 bits |
| 7485 | 74LS85 Comparador de magnitud de 4 bits |
| 7486 | 74LS86 Quad Exclusivo-O Puerta |
| 7490 | 74LS90 Contador de décadas |
| 7492 | 74LS92 Contador dividido por 12 |
| 7493 | 74LS93 Contador binario de 4 bits |
| 74107 | 74LS107 Dual J-K Flip-Flop with Clear |
| 74109 | 74LS109 Dual J-K Positive Edge-triggered Flip-Flop |
| 74112 | 74LS112 Dual J-K Negative Edge-triggered Flip-Flop |
| 74123 | 74LS123 Multivibrador doble mono con transparente |
| 74125 | 74LS125 Quad Bus Buffer Negativo Habilitar Tri-State |

| | |
|-----------|---|
| 74126 | 74LS126 Quad Bus Buffer Tri-State |
| 74137 | 74LS137 Decodificador de 3 a 8 líneas |
| 74139 | 74LS139 2 a 4 decodificador / demultiplexor |
| 74145 | 74LS145 BCD a decodificador / controlador decimal |
| 74147 | 74LS147 Codificador de prioridad de 10 a 4 |
| 74148 | 74LS148 Codificador de prioridad 8 a 3 |
| 74151 | 74LS151 Multiplexor de 8 entradas |
| 74153 | 74LS153 Selector / multiplexor dual 4 a 1 |
| 74154 | 74LS154 Decodificador / demultiplexor de 4 a 16 líneas |
| 74155 | 74LS155 Dual 2/4 Demultiplexor |
| 74156 | 74LS156 Demultiplexor doble 2/4 (colector abierto) |
| 74157 | 74LS157 Selector de datos Quad 2/1 |
| 74160 | 74LS160 Contador de décadas con borrado asíncrono |
| 74161 | 74LS161 Sincronizar contador de 4 bits |
| 74162 | 74LS162 Contador de décadas BCD |
| 74163 | 74LS163 Contador de 4 bits totalmente síncrono |
| 74164 | 74LS164 Registro de desplazamiento en serie de 8 bits |
| 74165 | 74LS165 Registro de desplazamiento en serie de 8 bits, carga paralela |
| 74173 | 74LS173 4-bit D-type Register Tri-state |
| 74174 | 74LS174 Hex D-Type Flip-Flop with Clear |
| 74175 | 74LS175 Quad D-Type Flip-Flop with Clear |
| 74176 | 74LS176 Contador Binario |
| 74190 | 74LS190 Contador de décadas arriba / abajo |
| 74191 | 74LS191 Contador binario arriba / abajo |
| 74192 | 74LS192 Decade Up / Down Counter con Clear |
| 74193 | 74LS193 Contador binario arriba / abajo con claro |
| 74194 | 74LS194 Registro de desplazamiento bidireccional de 4 bits |
| 74194 Dos | 74LS194 Registro de desplazamiento bidireccional de 4 bits |
| 74195 | 74LS195 Registro de desplazamiento de acceso paralelo de 4 bits |
| 74221 | 74LS221 Dual Mono. Disparador Schmitt multivibrador |
| 74240 | 74LS240 Octal Inverter Line Driver Tri-State |
| 74241 | 74LS241 Octal Bus / Line Driver Tri-State |
| 74242 | 74LS242 Cuatro Transmisores de Datos Quadruple Bus Transceivers |
| 74243 | 74LS243 Transceptor cuádruple de tres estados |
| 74244 | 74LS244 Octal Driver Tri-State |
| 74ALS244 | 74ALS244 Octal Driver Tri-State |
| 74245 | 74LS245 Transceptor de bus octal Tri-State |
| 74247 | 74LS247 BCD a decodificador / controlador de 7 segmentos |
| 74253 | 74LS253 Dual 4 a 1 Multiplexor Tri-State |
| 74257 | 74LS257 Quad Multiplexor de 2 entradas Tri-State |
| 74266 | 74LS266 Quad Puerta EXCLUSIVA-NOR |
| 74273 | 74LS273 Chanclas Octal tipo D con Clear |
| 74283 | 74LS283 Agregado completo binario de 4 bits con transporte rápido |
| 74293 | 74LS293 Decade y contador binario de 4 bits |
| 74299 | 74LS299 Registro universal de cambio / almacenamiento de 8 bits |

| | |
|---------|---|
| 74351 | 74LS351 Circuito Integrado |
| 74367 | 74LS367 Hex Buffer Tri-State |
| 74373 | 74LS373 Octal D-Type Flip-Flop Tri-State |
| 74374 | 74LS374 Octal D-Type F / F Tri-State activado por borde |
| 74375 | 74LS375 Pestillo biestable de 4 bits |
| 74390 | 74LS390 Contador de década dual de 4 bits |
| 74393 | 74LS393 Contador binario dual de 4 bits |
| 74472 | 74LS472 circuito original |
| 74541 | 74LS541 Octal Buffer / Line Driver Tri-State |
| 74629 | 74LS629 Circuito Integrado |
| 74AC574 | Circuito de Superficie |
| 74F543D | Circuito de Superficie |

